

## Amritanilayam Stotras

???????????????????? ???? - ??????????????

□ □□□□□□□□□ □□  
□□ □□□□□□□□  
□□□□□□□□

□□□□ □□□□□□□□  
□□□ □□ □□□□□□ □□□□ □□ □□□□ □□□ □  
□□□□□□□□ □□□□□□□□ □□□□□□□□ □□□□□□□□ □ 1□

□ □□ □□□□□ □□□□□□ □□□□□ □ □□□□□□ □  
□□□□□□□□ □□□□□□ □□□□□□□ □ □□□□□ □ 2□

□□ □□□□□□□□ □ □□□□□ □□□□□□□□□□ □  
□□□□□□□ □ □□□□□□□□ □□□□□□□ □□□□□□□□ □ 3□

□□□□□□□□□□□□□□□□ □□□□ □□□□ □□□ □□□ □  
□□□□ □□□□ □□□□□□□ □□□ □□□□□□ □ □ 4□

□□□□□ □□□□ □□□□□□ □□□ □□□□ □□□□□ □  
□□□□ □□□ □□□□□□ □□□□ □□ □□ □□□□□□□ □ 5□

□□□□□□ □□□ □□□□□ □□□□□□ □□□□□□ □  
□□□□□□ □□□□ □□□□ □□□□ □□□ □□□ □□□□ □ 6□

□□□□ □□□□□□ □□□□ □ □□ □□ □□□□ □□□□□ □  
□□□□□□□□ □□□□ □□□□□ □□□□ □□□□ □ 7□

□□□ □□□□□□ □□□□□ □□□□ □□□□ □□□□□□ □  
□□□ □□□□ □□□□ □□□ □□□ □□□□□□□□ □ 8□

□□□□□□□□ □□□□□□□□ □□□□□ □□□□□□ □  
□□□□□□ □□□ □□□□□ □□□□□□ □ □□□□ □ □ 9□

□□□□ □□□□□□□□□ □□□□ □□□□□□□□□ □  
□□□□ □□□□□□□□ □□ □□□ □□□□□□□ □ □ 10□

□□□□□□□□□□□□□□ □□□□□□□ □□□ □  
□□□□□□□□□□□ □□ □□□ □□□□□□□ □ □ 11□

□□□□□ □□□□ -  
□□ □□□□□ □□□ □□ □□□□□ □□□ □□□□ □  
□□□□□ □□□□□□ □□□□□ □□□□□□ □□□□□ □ 12□

□□□□□□□□□□ □□□□ □□□□□□□□□□□□ □  
□□□□ □□□□ □□□□□ □□□□ □□ □□□□□ □□ □ 13□

□□□□□□□□ □□□□ □□□□□ □□□ □□□ □  
□ □ □ □□□□□□□□ □□□□□□□ □ □□□□ □ 14□

□□□□□□□□□□□□ □□□□ □□□ □□□□□□ □  
□□□□□ □□□□ □□□□□ □□□□□ □ 15□

□□□□□□□□□□ □□□□ □□□□□□□□□□ □  
□□□□□□□□□□ □□□□□ □□□□□ □□□□□ □  
□□□□□ □ 16□

□□ □□□□□□ □□□□ □□□ □□ □□□□□□ □  
□□□ □□□ □ □□□□ □□□□□□ □□□□□ □ 17□

□□□□□□□□□ □□□ □□□□□ □ □□□□□ □  
□□□ □□ □□□□□□ □□□□□ □□□□ □□□□□ □ 18□  
□

□□□ □□□□□□□ □  
□□ □ □ □□□□□□ □□□□ □□□□□□□ □  
□□□□□□□ □□□□□□ □□□□□ □□□□□ □  
□□ □ 19□

□□□□□ □□□□□ □□□□□□□□□□ □  
□□□□□□ □□□ □ □□□□□□ □□ □ □ 20□

□□□□□□□ □□□□ □□□□□ □□□□□ □  
□□□□□□□□□ □□□□□□□ □□ □ 21□

□□□□□ □□□□□□□ □□□□□ □□□ □  
□□□□□□□ □□□□□ □□□□□□ □□□ □ 22□

□□□□□ □□□□□□ □□□□ □□□□□□ □  
□  
□□□□ □□□□□□□ □□□ □□□□□□ □ 23□

□□□□□ □ □□□□ □□ □□□ □□□ □□□□□ □  
□□□□□□ □□□□ □□□□□ □□□ □ 24□

The diagram illustrates the internal structure of a 32-bit RISC-V processor. It shows the flow of data from the Instruction Memory and Data Memory through various functional units (ALU, Adder, Multiplier, etc.) to produce a 32-bit result. The architecture is divided into several stages, with the final output being a 32-bit result. The diagram is labeled with '32-bit' and 'RISC-V'.

